

PAT-NO: JP402242230A
DOCUMENT-IDENTIFIER: JP 02242230 A
TITLE: LIQUID CRYSTAL DISPLAY DEVICE
PUBN-DATE: September 26, 1990

INVENTOR-INFORMATION:

NAME
HAYASHI, SHINICHIRO
YAMAMOTO, ATSUYA
SENDA, KOJI
FUJII, EIJI
EMOTO, FUMIAKI

ASSIGNEE-INFORMATION:

NAME COUNTRY
MATSUSHITA ELECTRON CORP N/A

APPL-NO: JP01062048

APPL-DATE: March 16, 1989

INT-CL (IPC): G02F001/136, G02F001/133, G09F009/30

US-CL CURRENT: 349/143

ABSTRACT:

PURPOSE: To uniformize the spacing between two substrates over the entire surface so as to uniformize the thickness of a liquid crystal to be sealed and to improve display quality by providing a pseudo perpendicular scanning circuit and pseudo horizontal scanning circuit so as to respectively face a perpendicular scanning circuit and a horizontal scanning circuit.

CONSTITUTION: Gate signal lines 2, source signal lines 3 and bonding pads 4 are formed on the quartz substrate 1 and a picture element part 10 having thin-film transistors, the perpendicular scanning circuit 11 and

the horizontal scanning circuit 12 are formed. The picture element 10 is simultaneously interposed and the pseudo perpendicular scanning circuit 13 and the pseudo horizontal scanning circuit 14 respectively facing the perpendicular and horizontal scanning circuits 11, 12 are formed. A liquid crystal oriented film is thereafter formed on the picture element part 10 and is subjected to a rubbing; thereafter, the liquid crystal is sealed between this substrate and a front surface glass plate formed with a common electrode. The nonuniform spacing between the front surface glass plate and the quartz substrate is then uniformized by the pseudo perpendicular scanning circuit 13 and horizontal scanning circuit 14 and the thickness of the sealed liquid crystal is uniformized.

COPYRIGHT: (C)1990, JPO&Japio

BEST AVAILABLE COPY

BEST AVAILABLE COPY

【公報種別】特許法第17条の2の規定による補正の掲載
【部門区分】第6部門第2区分
【発行日】平成7年(1995)4月11日

【公開番号】特開平2-242230
【公開日】平成2年(1990)9月26日

【年月号数】公開特許公報2-2423

【出願番号】特願平1-62048

【国際特許分類第6版】

602F 1/136 500 9119-2K
1/133 550 9226-2K
609F 9/30 338 7610-50

の原さで發布されるため、一括訂正する。

(5) 訂正は貢第16行の「本発明は上記の目的を、」を「本発明は、」に訂正する。

(6) 貢第2頁第3行の「複数水平走行路により形成した複数部および、複数の要素により形成した複数部」と、に訂正する。

(7) 貢第3頁第17, 19及び20行の「上記」を削除する。

(8) 貢第6頁第3行の「複数水平走行路を設けて達成する、」を「複数水平走行路を設けたものである、」に訂正する。

(9) 貢第6頁第3行の「基板上」を「基板上の周辺部に」に訂正する。

(10) 貢第7頁第3行の「第一回を参照して、」を「第一回を参照しながら本発明について説明する。」に訂正する。

(11) 貢第7頁第8行の「それそれに対応する、」を「それそれに対応する位置」と訂正する。

(12) 貢第7頁第15行の「ラピングを行なった後」を「ラピングを行なった後、」に訂正する。

(13) 貢第8頁第14行の「水平走行経路」を「複数の水平走行経路」に訂正する。

以上

手続補正115-3 (自記欄)
平成6年3月20日

特許庁長官　麻生　謹啟

1. 事件の番号 分類号：62048-9
2. 発明の名前 基板表面装置
3. 審査をする者
事件との関係 審査官相手：事件の特許出願に係る事件の
住所 大阪府大阪市西区天満4丁目1番1号
名 称 (5843) 株式会社トヨタセイセイ会社
代 表 者 代表取締役
4. 代理人
姓 便 請 分 田中
住 所 東京都文京区本郷1-11-3 5階5号、駿河ビル5階
氏 名 (6302) 井理士 武 田 元 勉
電 話 03-32898374
5. 補正により増加する請求項の数 0
6. 補 正 の 内 容
明細書の特許請求の範囲及び発明の詳細な説明の各
項

7. 補 正 の 内 容
(1) 明細書の範囲を別紙の通り訂正する。
(2) 明細書第1頁第20行の「複数、」を「複数」に訂正する。
(3) 明細書第2頁第16行の「第一回を参照して、」を「第一回を参照しながら本発明について説明する。」に訂正する。
(4) 貢第5頁第1～4行の「右基板40上に、複数部58と垂直部60及び水平走行部61上に設けられた複数部58とが形成されている。」
「右基板40上に複数部58と、および水平走行部61上に複数部58が有す
6. 3.22

特許請求の範囲と請求項の説明

特許請求の範囲

基板上に導線、センジタリを行する複数の列を並び設けた基板上に、その複数に直角的に配置され、直角部を起點と繋がる直角部より路地および水平走査回路を有する複数表示装置において、

前記直角部を介在させて直角部より路地および水平走査回路にそなわる回路を形成した、直角部直角部および直角部水平走査回路に直角の偏移を直角部直角部および直角部水平走査回路を有することを特徴とする複数表示装置、

BEST AVAILABLE COPY